|  |  |
| --- | --- |
| МИНИСТЕРСТВО ОБРАЗОВАНИЯ И НАУКИ РОССИЙСКОЙ ФЕДЕРАЦИИ  Федеральное государственное автономное образовательное учреждение  высшего профессионального образования  **«Дальневосточный федеральный университет»** | |
| **ШКОЛА ЕСТЕСТВЕННЫХ НАУК** | |
| **Кафедра ПММУиПО** | |
| **Архитектура вычислительных систем** | |
| Отчет по лабораторной работе №1 на тему «Ассемблерная вставка» | |
|  | |
|  | Выполнил студент гр. Б9121-09.03.04 Шевелёв Р.В.  Проверил преподаватель  Терентьева А.М.  \_\_\_\_\_\_\_\_\_ |
| г. Владивосток  2022 г. | |

1. Цель лабораторной работы
2. Результат измерения времени работы программы

Скриншот экрана или содержимое файла вывода

1. Текст программы
2. Вывод